

(10) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平10-144988

(13) 公開日 平成10年(1998)5月29日

(51) Int.Cl.^o
H01S 3/18

識別番号

F I
H01S 3/18

審査請求 未請求 請求項の数 6 OL (全 9 頁)

(21) 出願番号 特願平8-293537

(22) 出願日 平成8年(1996)11月6日

(71) 出願人 000005108
株式会社日立製作所
東京都千代田区神田駿河台四丁目6番地

(71) 出願人 000233527
日立東部セミコンダクタ株式会社
埼玉県入間郡毛呂山町大字旭台15番地

(72) 発明者 中村 康弘
埼玉県入間郡毛呂山町大字旭台15番地 日
立東部セミコンダクタ株式会社内

(74) 代理人 分理士 秋山 攸喜

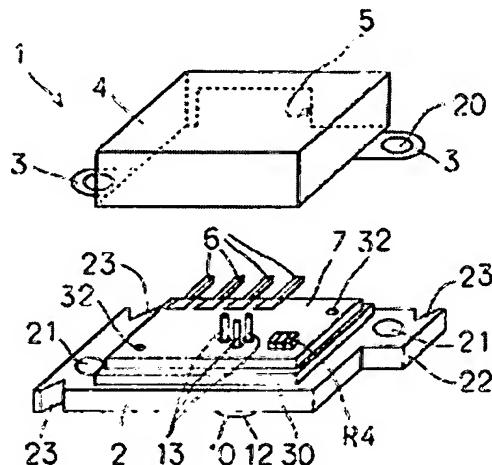
(54) 【発明の名称】 レーザダイオード・モジュール

(57) 【要約】

【課題】 レーザダイオード・モジュールの部品数およびコストの低減。

【解決手段】 热伝導性が良好な材料からなるモジュール基板と、前記モジュール基板に放熱可能に固定されるレーザダイオードと、前記モジュール基板に固定されかつ前記レーザダイオードに高周波を重複する回路を構成するハイブリッドICとを有し、前記ハイブリッドICのハイブリッドIC基板は前記モジュール基板に重なるように取り付けられてなるレーザダイオード・モジュールであって、前記モジュール基板にはカシメによって突形するピンが2本以上設けられているとともに、前記ハイブリッドIC基板には前記ピンが挿入される孔等によるガイドが設けられ、前記ハイブリッドIC基板は前記ガイドに挿入された前記ピンのカシメ変形によって前記モジュール基板に固定されている。

図 1



【特許請求の範囲】

【請求項 1】 热伝導性が良好な材料からなるモジュール基板と、前記モジュール基板に放熱可能に固定されるレーザダイオードと、前記モジュール基板に固定されかつ前記レーザダイオードに高周波を重疊する回路を構成するハイブリッドICとを有し、前記ハイブリッドICのハイブリッドIC基板は前記モジュール基板に重なるように取り付けられてなるレーザダイオード・モジュールであって、前記モジュール基板にはカシメによって変形するピンが2本以上設けられているとともに、前記ハイブリッドIC基板には前記ピンが挿入される孔等によるガイドが設けられ、前記ハイブリッドIC基板は前記ハイブリッドIC基板の前記ガイドに挿入された前記ピンのカシメ変形によって前記モジュール基板に固定されていることを特徴とするレーザダイオード・モジュール。

【請求項 2】 前記モジュール基板は冷間鍛造によって形成されていることを特徴とする請求項 1 に記載のレーザダイオード・モジュール。

【請求項 3】 前記モジュール基板には取付孔が設けられないとともに、前記取付孔に一致した取付孔を一部に有し前記ハイブリッドIC基板に搭載された電子部品等を接いかかつ前記モジュール基板に重ねられる電磁シールド機能を有したカバーを有することを持つとする請求項 1 または請求項 2 に記載のレーザダイオード・モジュール。

【請求項 4】 热伝導性が良好な材料からなるモジュール基板と、前記モジュール基板に放熱可能に固定されるレーザダイオードと、前記モジュール基板に固定されかつ前記レーザダイオードに高周波を重疊する回路を構成するハイブリッドICとを有するレーザダイオード・モジュールであって、前記ハイブリッドICのハイブリッドIC基板は前記モジュール基板に重なるようにかつ前記ハイブリッドIC基板に実装された各部品が前記モジュール基板に対面するように取り付けられ、前記モジュール基板に対面しない前記ハイブリッドIC基板面にはその端全面に電磁シールド用のグランド配線が設けられていることを特徴とするレーザダイオード・モジュール。

【請求項 5】 前記モジュール基板にはカシメによって変形するピンが2本以上設けられているとともに、前記ハイブリッドIC基板には前記ピンが挿入される孔等によるガイドが設けられ、前記ハイブリッドIC基板は前記ハイブリッドIC基板の前記ガイドに挿入された前記ピンのカシメ変形によって前記モジュール基板に固定されていることを特徴とする請求項 4 に記載のレーザダイオード・モジュール。

【請求項 6】 前記モジュール基板は冷間鍛造によって形成されていることを特徴とする請求項 5 に記載のレーザダイオード・モジュール。

【発明の詳細な説明】

【〇〇〇1】

【発明の属する技術分野】 本発明はレーザダイオード・モジュール、特にレーザダイオード（LDO：半導体レーザ）の反射戻り光による輝度を高周波重疊（高周波バイアス法）によって解消するレーザダイオード・モジュールに関する。

【〇〇〇2】

【従来の技術】 半導体レーザは、光通信や光ディスク、レーザビームプリンタ等情報処理装置の光源として広く使用されている。

【〇〇〇3】 半導体レーザから出射されたレーザ光の戻り光は雑音の発生に繋がり、システム構成上好ましくない。たとえば、日経BP社発行「日経エレクトロニクス」1983年10月10号、P173～P194には、半導体レーザにおける反射戻り光はビデオ・ディスクにおいては画質の劣化を引き起こすことが記載されている。

【〇〇〇4】 また、この文献には、ビデオディスク用のレーザとして、高周波モジュールを付加した半導体レーザ・パッケージ（レーザダイオード・モジュール）が記載されている。この光電子装置は、高周波を重疊することによって戻り光の影響を解消し、安定したレーザ発振を行っている。

【〇〇〇5】 また、特願平6-153217号公報にも同様のLDOモジュールについて記載されている。同文献に開示されているLDOモジュールは、その構成は要約すれば下記のとおりである。

【〇〇〇6】 すなわち、LDOモジュールは、板状のヒートシンクの一面上にLDOを実装し、他面に高周波バイアス回路や駆動回路が組み込まれたハイブリッドICを実装した構造になっている。LDOはT字型キャンパッケージ構造であり、前記ヒートシンクに設けた直通穴に嵌合固定され、リード端子は前記ハイブリッドICに接続されている。

【〇〇〇7】 また、ハイブリッドICは、ケースの一端から4本の外部接続用ピン端子を突出させる構造となるとともに、前記ヒートシンク（モジュール基板）にリベットで固定されるカバーによってヒートシンクに固定されるようになっている。

【〇〇〇8】 また、前記ハイブリッドIC基板をヒートシンクに固定する手段として、ネジ止めする構造のものがある。

【〇〇〇9】 一方、発振回路については、CQ出版社発行「実用電子回路ハンドブック昭和55年11月30日発行、P179およびP180、P184～P186、P190～P192等に記載されている。この文献には発振回路としてコルピッシュ回路が記載されている。

【〇〇一〇】

【発明が解決しようとする課題】 光磁気ディスクメモリシステム用光源として使用されているレーザダイオード

・モジュールは、システム動作時の雑音（ノイズ）を抑制するための高周波重疊発振回路が組み込まれている。

【0011】また、ハイブリッドICのハイブリッドIC基板をヒートシンク（モジュール基板）に固定するたために、前記カバーをリベットで固定したり、あるいはネジで固定したりしている。リベット固定やネジ固定は組立時間が多く掛かり、レーザダイオード・モジュールの製造コストの低減を妨げている。

【0012】本発明の目的は、ハイブリッドIC基板をモジュール基板に容易に固定する技術を提供することによってレーザダイオード・モジュールのコスト低減を図ることにある。

【0013】また、従来のレーザダイオード・モジュールは、内蔵されている発振器から発振される不要輻射の抑制のために、回路部分を金属製カバーやメタライスしたシールドシート等で覆う電磁シールド構造になっている。

【0014】このため、レーザダイオード・モジュールの部品数が多くなり、レーザダイオード・モジュールの製造コストの低減を妨げている。

【0015】本発明の他の目的は、部品数の低減が図れるレーザダイオード・モジュールを提供することにある。

【0016】本発明の前記ならびにそのほかの目的と新規な特徴は、本明細書の記述および添付図面からあきらかになるであろう。

【0017】

【課題を解決するための手段】本願において開示される発明のうち代表的なものの概要を簡単に説明すれば、下記のとおりである。

【0018】(1) 热伝導性が良好な材料からなるモジュール基板と、前記モジュール基板に放熱可能に固定されるレーザダイオードと、前記モジュール基板に固定されかつ前記レーザダイオードに高周波を重疊する回路を構成するハイブリッドICとを有し、前記ハイブリッドICのハイブリッドIC基板は前記モジュール基板に重なるように取り付けられてなるレーザダイオード・モジュールであって、前記モジュール基板にはカシメによって変形するピンが2本以上設けられているとともに、前記ハイブリッドIC基板には前記ピンが挿入される孔等によるガイドが設けられ、前記ハイブリッドIC基板は前記ハイブリッドIC基板の前記ガイドに挿入された前記ピンのカシメ変形によって前記モジュール基板に固定されている。前記モジュール基板は冷間鍛造によって形成されている。前記モジュール基板には取付孔が設けられているとともに、前記取付孔に一致した取付孔を一部に有し前記ハイブリッドIC基板に搭載された電子部品等を被いかが前記モジュール基板に重ねられる電磁シールド機能を有したカバーを有する。

【0019】(2) 热伝導性が良好な材料からなるモジ

ュール基板と、前記モジュール基板に放熱可能に固定されるレーザダイオードと、前記モジュール基板に固定されかつ前記レーザダイオードに高周波を重疊する回路を構成するハイブリッドICとを有するレーザダイオード・モジュールであって、前記ハイブリッドICのハイブリッドIC基板は前記モジュール基板に重なるようになかつ前記ハイブリッドIC基板に実装された各部品が前記モジュール基板に対面するように取り付けられ、前記モジュール基板に対面しない前記ハイブリッドIC基板面にはその略全面に電磁シールド用のグランド配線が設けられている。前記モジュール基板にはカシメによって変形するピンが2本以上設けられているとともに、前記ハイブリッドIC基板には前記ピンが挿入される孔等によるガイドが設けられ、前記ハイブリッドIC基板は前記ハイブリッドIC基板の前記ガイドに挿入された前記ピンのカシメ変形によって前記モジュール基板に固定されている。前記モジュール基板は冷間鍛造によって形成されている。

【0020】前記(1)の手段によれば、ハイブリッドICのハイブリッドIC基板はハイブリッドIC基板に設けられたガイドを介して前記モジュール基板に設けられたピンに挿入されかつ前記ピンのカシメ変形によって固定される構造になっていることから、組立作業性が良いばかりでなく自動化も可能となり、レーザダイオード・モジュールの製造コストの低減を図ることができる。

【0021】また、カシメ固定は、ネジ止め固定のような緩みが発生せず固定の信頼性が高い。

【0022】また、前記モジュール基板は冷間鍛造によって形成されていることから、加工コストの低減が図られ、レーザダイオード・モジュールの製造コストの低減が達成できる。

【0023】また、前記ハイブリッドIC基板に搭載された電子部品等は電磁シールド機能を有したカバーによって被われていることから、高周波を重疊する回路から発振される不要輻射はシールドされるため、レーザダイオード・モジュールを組み込んだシステムの電波雑音干渉が防止できることになる。

【0024】前記(2)の手段によれば、高周波を重疊する回路が組み込まれたハイブリッドIC基板は、ハイブリッドIC基板に実装された各部品がモジュール基板に対面するように取り付けられることと、前記モジュール基板に対面しない前記ハイブリッドIC基板面にはその略全面に電磁シールド用のグランド配線が設けられていることから、従来のように金属製のカバーを廃止しても、高周波を重疊する回路から発振される不要輻射はシールドされるため、レーザダイオード・モジュールを組み込んだシステムの電波雑音干渉が防止できることになる。前記カバーの廃止により、レーザダイオード・モジュールの部品数の低減が図れ、レーザダイオード・モジュールの製造コストの低減が達成できる。

【0025】また、ハイブリッドIC基板はハイブリッドIC基板に設けられたガイドを介して前記モジュール基板に設けられたビンに挿入されかつ前記ビンのカシメ変形によって固定される構造になっていることから、組立作業性が良いばかりでなく自動化も可能となり、レーザダイオード・モジュールの製造コストの低減を図ることができる。

【0026】また、カシメ固定は、ネジ止め固定のような痛みが発生せず固定の信頼性が高い。

【0027】また、前記モジュール基板は冷間鍛造によって形成されていることから、加工コストの低減が図れ、レーザダイオード・モジュールの製造コストの低減が達成できる。

【0028】

【発明の実施の形態】以下、図面を参照して本発明の実施の形態を詳細に説明する。なお、発明の実施の形態を説明するための全国において、同一機能を有するものは同一符号を付け、その繰り返しの説明は省略する。

【0029】(実施形態1) 図1乃至図3は本発明の実施形態1のレーザダイオード・モジュールの分解斜視図、図2は斜視図、図3は平面図である。

【0030】また、図4乃至図7は本実施形態1のレーザダイオード・モジュールの製作に係わる図であって、図4はモジュール基板にレーザダイオードを嵌合固定する状態を示す斜視図、図5はモジュール基板にハイブリッドIC基板を重ねる状態を示す斜視図、図6はモジュール基板にハイブリッドIC基板を固定する場合におけるカシメ固定前の状態を示す一部の断面図、図7はモジュール基板にハイブリッドIC基板を固定する場合におけるカシメ固定後の状態を示す一部の断面図である。

【0031】本実施形態1では光磁気ディスクメモリシステム用光源としてのレーザダイオード・モジュール、すなわち高周波重疊回路を組み込んだレーザダイオード・モジュールについて説明する。なお、構造説明において、その組立をも含めて説明することにする。

【0032】本実施形態1のレーザダイオード・モジュール1は、外観的に、図1乃至図3に示すように、平坦な略長方形のモジュール基板2と、前記モジュール基板2の正面に重ねられ両端にフランジ3を有する矩形箱形のカバー4とからなり、前記カバー4の開口部5から前記モジュール基板2の正面に平行に突出する4本のリード6を突出させる構造になっている。

【0033】前記モジュール基板2にはハイブリッドIC基板7が固定されていて、このハイブリッドIC基板7に前記リード6が固定されている。リード6は、特にその固定部分を図示はしないが、内端はクランプ形となり、ハイブリッドIC基板7の接続パッド部分を挟み込むようにクランプし、かつ半田のリフローによってハイブリッドIC基板7に固定されている。

【0034】前記モジュール基板2は熱伝導性が良好な材料、たとえば、2~3mmの厚さのアルミニウムで形成されている。また、アルミニウムのなかでも、冷間鍛造に適した材料、たとえば冷間鍛造材A1050が使用されている。

【0035】また、前記モジュール基板2の裏面(図中下面)には、キャン封止型のレーザダイオード10のキャップ12部分が突出している。

【0036】レーザダイオード10は、図4に示すように、円形金属板からなるシステム11の正面(図4では上面)にキャップ12が気密的に固定されたパッケージ構造となるとともに、システム11の裏面(図4では下面)から日本リード13を突出させる構造になっている。前記パッケージ内にはレーザダイオードチップが配置され、レーザダイオードチップの前方出射面から出射されたレーザ光を、前記キャップ12の天井部分の発光窓14から外部に発光するようになっている。また、前記パッケージ内には、前記レーザダイオードチップの後方出射面から出射されるレーザ光をモニターする受光素子が配置されている。

【0037】前記3本のリード13において、1本はグランド(GND)リードであり、1本はレーザダイオード(LED)に所定の電圧を印加するリードであり、残りの1本は受光素子(PD)によるモニター電流を取り出すリードである。

【0038】図4に示すように、前記モジュール基板2には嵌合孔15が設けられ、この嵌合孔15にレーザダイオード10の円形のシステム11が嵌合固定されている。そして、レーザダイオードの日本リード13は、図5に示すように、前記ハイブリッドIC基板7に設けられた接続孔16に貫通されるとともに、半田のリフローによってハイブリッドIC基板7の所定の配線と電気的に接続されている。

【0039】一方、前記カバー4のフランジ3には、レーザダイオード・モジュール1を所望の機器等に固定する際使用する取付孔20が設けられている。また、この取付孔20に一致するモジュール基板2部分にも同一の大きさの取付孔21が設けられている。

【0040】また、略長方形となる前記モジュール基板2の一端脚部は、レーザダイオード・モジュール1の方向識別のために矩形に切り欠かれ、短い矩形の方向識別片22が形成されている。また、前記モジュール基板2の両端の側面部には、レーザダイオード・モジュール1の組立時の位置決め基準となるV字状のノッチ23が設けられている。ノッチ23は、モジュール基板2の一端側では両側に設けられるが、他端側、すなわち方向識別片22側では一側にのみ設けられている。

【0041】前記カバー4は、前記ハイブリッドIC基板7を被うようにしてモジュール基板2の正面に重ねられているだけであることから、図1に示すように、容易

に取り外すことができる。

【0042】図1に示すように、モジュール基板2の主面には、ハイブリッドIC基板7が固定されている。前記モジュール基板2の主面は、図5に示すように、一段高い台座30が設けられている。この台座30には前記ハイブリッドIC基板7が載置される。

【0043】また、ハイブリッドIC基板7にはクランプ型のリード6が固定されるため、固定部分がハイブリッドIC基板7の下方にわずかに突出する。したがって、この突出部分がモジュール基板2に直接接触して電気的にショートを起こさないように、前記台座30は逃げ31を有するパターンになっている。

【0044】また、これが本発明の特徴の一つであるが、前記モジュール基板2の台座30には2カ所にカシメによって変形するピン(突起)32が設けられている。このピン32は前記ハイブリッドIC基板7の厚さよりもわずかに長くなっている。

【0045】他方、前記ピン32が插入できるように、図5に示すように、前記ハイブリッドIC基板7には前記ピン32に対応して孔からなるガイド33が設けられている。

【0046】前記モジュール基板2は、アルミニウムで形成され、冷間鍛造に適した材料、たとえば冷間鍛造材A1050を冷間鍛造によって形成する。モジュール基板2の台座30部分の厚さは、たとえば3mm程度であり、ピン32は直徑1.4mmで長さが1.1mm程度である。

【0047】前記ハイブリッドIC基板7は、幅が10mm程度、長さが16mm程度、厚さが0.8mm程度のガラエボ基板である。また、ハイブリッドIC基板7に穿たれたガイド33を構成する孔は直徑1.4mm程度であり、前記ピン32が插入できる嵌め合いになっている。

【0048】前記ハイブリッドIC基板7をモジュール基板2に取り付ける場合、前記ハイブリッドIC基板7のガイド33にモジュール基板2のピン32を插入させるようにして両者を重ね合わせる。相互に重ね合わせたモジュール基板2とハイブリッドIC基板7は、図5に示すようにカシメ装置のテーブル34上に位置決めされて装置される。

【0049】その後、前記テーブル34の上方に位置するカシメ治具35を降下させて、前記ピン32に対面するように設けられた先端が円錐状に突出した形状からなるポンチ36で、前記ハイブリッドIC基板7の上面に突出したピン32を押圧して、図7に示すようにカシメる。

【0050】ポンチ36の先端は円錐状に突出した形状になっていることから、ガイド33から突出するピン32の先端部分は中心から半径方向に押し広がるように変形し、このカシメ変形部37がハイブリッドIC基板7

の孔からなるガイド33の周縁を被うたため、ハイブリッドIC基板7はモジュール基板2に確実に固定されることになる。このカシメ固定は、その後振動等によつてもネジ固定のように緩むこともなく固定の信頼性が高い。

【0051】前記ハイブリッドIC基板7は配線基板からなり、たとえば、ガラスエポキシ樹脂によるガラエボ基板となり、正面(図1では上面)には、図9に示すように、配線25が設けられている。なお、図9以外では配線や搭載電子部品は省略してある。

【0052】この配線25は、図9に示すように、各電子部品を搭載するためのランド25a、前記リード6を取り付けるための接続パッド25b、前記レーザダイオード10のリード13との接続を図る接続部25c等を有している。なお25dはスルーホールである。

【0053】本実施形態1のレーザダイオード・モジュールの等価回路は図8に示すように、レーザダイオードLDに高周波重疊を加える回路構成になっている。すなわち、高周波重疊を加える発振回路としてはトランジスタ(Q1)一石のコルピッタ回路を組み込んである。

【0054】コルピッタ回路は、トランジスタのコレクタとエミッタ間およびエミッタとベース間にそれぞれ寄生Cを組み込むとともに、コレクタとベース間にコイルLを組み込む構造となっている。

【0055】そこで、本実施形態1のレーザダイオード・モジュール1では、図8に示すようにトランジスタ(Q1)のコレクタCとエミッタE間にC2を組み込むとともに、エミッタEとベースB間に寄生C1を組み込み、かつコレクタCとベースB間にコイルL1を組み込んでコルピッタ回路を構成している。

【0056】また、外部端子はVcc、LD、PD、GNの4端子となっている。C1～C8はコンデンサ、R1～R3は抵抗、L1、L2はインダクタ、LDはレーザダイオード、PDは受光素子である。

【0057】図9に電子部品の接続状態を示す。各コンデンサ、抵抗、インダクタ等の電子部品はランド25aに予め被着された半田のリフローによって固定される。また、ハイブリッドIC基板7に設けられた接続孔15にはレーザダイオード10のリード13が插入され、かつ接続部25cに予め被着された半田のリフローによって固定される。また、接続パッド25b部分にはクランプ構造のリード6がクランプによって取り付けられ、前記接続パッド25bに予め被着された半田のリフローによって固定される。

【0058】図8に示す回路においては、2端子(Vc、GND)間に適度のDC電圧(Vcc)を加えると、電源投入時の擾乱や熱による電流の不規則な振動を種とし、このうちの寄生CとコイルLで形成される共振回路に選択された成分が増幅され、正帰還を繰り返して発振を開始し継続する。この結果、レーザダイオード(LD)には高周波が重疊され、レーザダイオードチップか

ら出射されるレーザ光の発振はマルチモードとなり、レーザ光の戻り光による発振の乱れは発生し難くなる。
【0059】本実施形態1のレーザダイオード・モジュール1は、その組立において、図4に示すように、モジュール基板2の嵌合孔15にレーザダイオード10を嵌合固定する。その後、電子部品が搭載されかつリード6が取り付けられたハイブリッドIC基板7を、モジュール基板2の正面に重ねた後、図6および図7に示すように、カシメ装置によってハイブリッドIC基板7のガイド33に插入されたピン32の先端をカシメ変形することによってハイブリッドIC基板7をモジュール基板2に固定する。

【0060】ついで、ハイブリッドIC基板7の接続孔16に挿入されたレーザダイオード10のリード13を半田リフローによって固定する。さらに、図1に示すように、前記モジュール基板2の正面側にハイブリッドIC基板7を被さるように重ねて図2の状態にすることによって出荷できる製品形態となる。

【0061】本実施形態1のレーザダイオード・モジュール1は、以下の効果を奏する。

【0062】(1) ハイブリッドICのハイブリッドIC基板7は、ハイブリッドIC基板7に設けられたガイド33を介して、モジュール基板2に設けられたピン32に挿入されかつ前記ピン32のカシメ変形によって固定される構造になっていることから、その後にネジ固定のように組み現象が発生しなくなり、固定の信頼性が高くなる。

【0063】(2) 上記(1)により、本実施形態1のレーザダイオード・モジュール1は、ハイブリッドIC基板7がモジュール基板2にカシメによって固定するところから、組立が容易であり、組立作業性が高い。

【0064】(3) 上記(1)により、本実施形態1のレーザダイオード・モジュール1は、ハイブリッドIC基板7がモジュール基板2にカシメによって固定される構造になっていることから、モジュール基板2とハイブリッドIC基板7の固定の自動化も可能となる。

【0065】(4) 上記(1)により、カシメ固定のためのピンの製造は、冷間鍛造によってモジュール基板を製造するとき同時に形成でき、前記ピンが入るハイブリッドIC基板の孔はハイブリッドIC基板製造におけるスルーホール製造時に同時に形成できるため、加工コストが低減される。

【0066】(5) 本実施形態1のレーザダイオード・モジュール1は、その構成部品であるモジュール基板2は冷間鍛造によって製造されるため、製造コストが安価である。また、モジュール基板2のピン32も冷間鍛造によって製造することができるため、モジュール基板2とハイブリッドIC基板7の固定手段に掛かる経費の節減になる。

【0067】(6) 本実施形態1のレーザダイオード・

モジュール1は、ハイブリッドIC基板7に搭載された電子部品等は電磁シールド機能を有したカバーによって被われていることから、高周波を重複する回路から発振される不要振動はシールドされるため、レーザダイオード・モジュール1を組み込んだシステムの電波雑音干渉が防止できることになる。

【0068】(7) 上記(1)～(6)により、本実施形態1のレーザダイオード・モジュール1は、固定のための部品数の低減、モジュール基板2の加工コストの低減、固定コストの自動化等によるコスト低減から製造コストの低減を図ることができる。

【0069】(8) 実施形態2は、図10および図11は本発明の実施形態2であるレーザダイオード・モジュールに係わる図であって、図10はレーザダイオード・モジュールの斜視図、図11はモジュール基板とハイブリッドIC基板を示す模式的断面図である。

【0070】本実施形態2は、前記実施形態1の構造のレーザダイオード・モジュール1において前記カバーを必要としない構造である。

【0071】すなわち、図10に示すように、前記実施形態1のハイブリッドIC基板7を裏返してモジュール基板2に固定したものである。そして、ハイブリッドIC基板7の裏面には、他の配線に繋がらないようなパターンとし、かつできる限り広い面積に亘って、すなわち支障を来さない限り全面にグランド配線40を設けた構造になっている。

【0072】これにより、金属製のカバーを設けなくても、ハイブリッドIC基板7の裏面のグランド配線40が電磁シールド体として作用することになる。

【0073】本実施形態2のレーザダイオード・モジュール1におけるハイブリッドIC基板7の配線パターンは、各電子部品を搭載する面がモジュール基板2の正面に対面することから、それに合わせて変更がなされている。

【0074】また、図11に示すように、ハイブリッドIC基板7に搭載された電子部品群41がモジュール基板2の正面に接触したり、あるいは近接してショートを生じさせないようにするために、モジュール基板2の正面に設けるピン32を底付きピンとして、ハイブリッドIC基板7を浮かせて支持できるようになっている。

【0075】本実施形態2のレーザダイオード・モジュール1は、前記実施形態1のレーザダイオード・モジュール1が奏する効果に加えて以下の効果を奏する。

【0076】(1) 本実施形態2のレーザダイオード・モジュール1は、高周波を重複する回路が組み込まれたハイブリッドIC基板7が、ハイブリッドIC基板7に実装された各部品がモジュール基板2に対面するように取り付けられることから、ハイブリッドIC基板7をパッケージのカバーとして使用することができ、部品数の低減を図ることができる。

【0077】(2) カバーとして使用するハイブリッドIC基板7の裏面には、略全面にグランド配線40が設けられていることから、このグランド配線40が電磁シールド体として作用するため、高周波重畠回路から発振する不要輻射を外部に発散させなくなり、レーザダイオード・モジュール1を組み込んだシステムの電波騒音干渉が防止できることになる。

【0078】以上本発明者によってなされた発明を実施形態に基づき具体的に説明したが、本発明は上記実施形態に限定されるものではなく、その要旨を逸脱しない範囲で種々変更可能であることはいうまでもない、たとえばモジュール基板2の正面に設けたピン32をガイドするものとしては、前記実施形態のような孔以外にハイブリッドIC基板7の側面に設けるV字溝のようなガイドでもよい。すなわち、前記ピン32を案内し、カシメ変形を受ける部分があり、ハイブリッドIC基板7をモジュール基板2に固定できるものならどのような形状、構造でもよい。

【0079】また、電磁シールド構造のカバーとしては、金属カバー以外にも、たとえば銀粉等を樹脂に練り込んだ樹脂製のカバーでもよい。また、ハイブリッドIC基板7の裏面の電磁シールド体としては、箔の張り付け構造等でもよい。

【0080】以上の説明では主として本発明者によってなされた発明をその背景となった利用分野である光磁気ディスクメモリシステム用光源に使用するレーザダイオード・モジュールに適用した場合について説明したが、それに限定されるものではない。本発明は少なくともレーザダイオードに高周波を重畠させてレーザ光のマルチモード化を図る技術には適用できる。

【0081】

【発明の効果】本願において開示される発明のうち代表的なものによって得られる効果を簡単に説明すれば、下記のとおりである。

【0082】(1) モジュール基板にハイブリッドIC基板をカシメによって固定するため、固定の信頼性が高くなる。

【0083】(2) カシメ固定は作業が容易であるとともに自動化も図り易く固定のためのコストの低減が達成できる。

【0084】(3) カシメ固定のためのピンの製造は、冷間鍛造によってモジュール基板を製造するとき同時に形成でき、前記ピンが入るハイブリッドIC基板の孔はハイブリッドIC基板製造におけるスルーホール製造時に同時に形成できるため、加工コストが低減される。

【0085】(4) ハイブリッドIC基板を裏返してモジュール基板に固定するとともに、ハイブリッドIC基板の裏面(外側の面)にグランド配線を略全面に設ける

構造では、電磁シールド体であり、搭載される電子部品を保護する役割を果たすカバーが不要になり、部品数の低減により、レーザダイオード・モジュールのコストの低減を達成することができる。

【図面の簡単な説明】

【図1】本発明の実施形態1であるレーザダイオード・モジュールの分解斜視図である。

【図2】本実施形態1のレーザダイオード・モジュールの斜視図である。

【図3】本実施形態1のレーザダイオード・モジュールの平面図である。

【図4】本実施形態1のレーザダイオード・モジュールの製造において、モジュール基板にレーザダイオードを嵌合固定する状態を示す斜視図である。

【図5】本実施形態1のレーザダイオード・モジュールの製造において、モジュール基板にハイブリッドIC基板を重ねる状態を示す斜視図である。

【図6】本実施形態1のレーザダイオード・モジュールの製造において、モジュール基板にハイブリッドIC基板を固定する場合におけるカシメ固定前の状態を示す一部の断面図である。

【図7】本実施形態1のレーザダイオード・モジュールの製造において、モジュール基板にハイブリッドIC基板を固定する場合におけるカシメ固定後の状態を示す一部の断面図である。

【図8】本実施形態1のレーザダイオード・モジュールの等価回路図である。

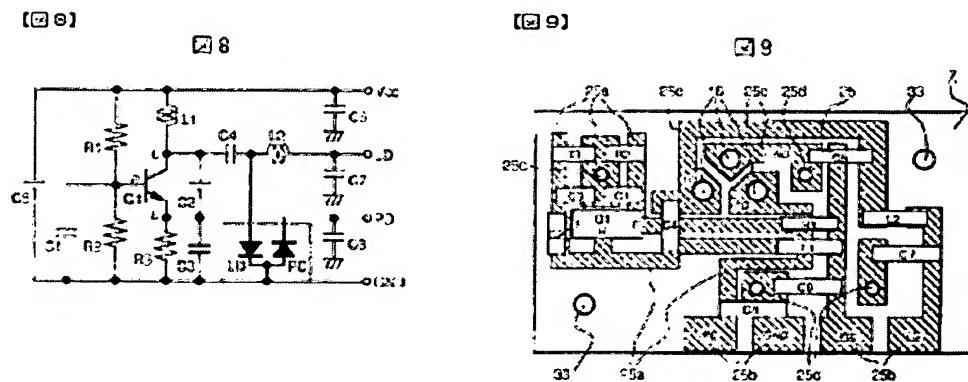
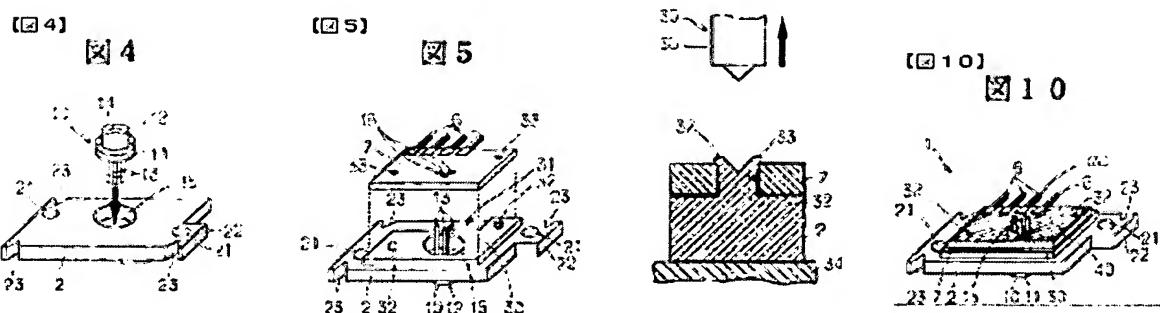
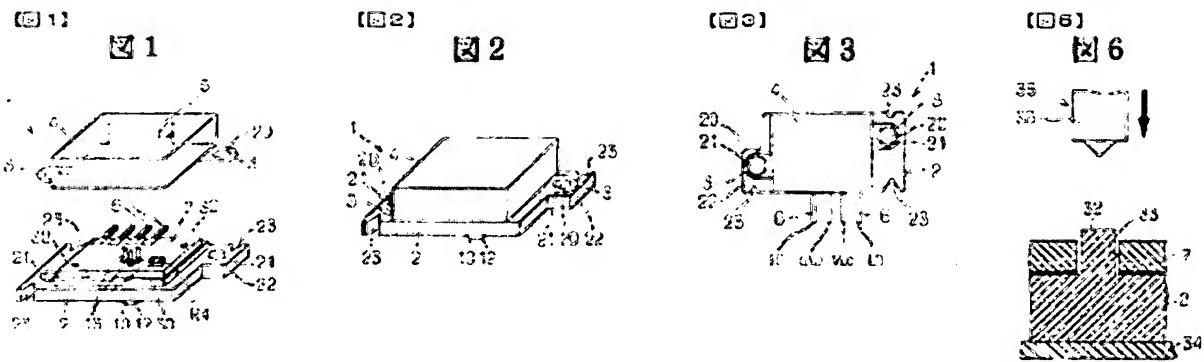
【図9】本実施形態1のレーザダイオード・モジュールのハイブリッドIC基板に搭載された電子部品を示す模式的平面図である。

【図10】本発明の実施形態2であるレーザダイオード・モジュールの斜視図である。

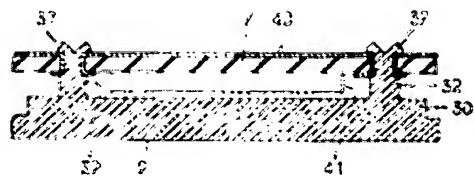
【図11】本実施形態2のレーザダイオード・モジュールのモジュール基板とハイブリッドIC基板を示す模式的断面図である。

【符号の説明】

1…レーザダイオード・モジュール、2…モジュール基板、3…フランジ、4…カバー、5…開口部、6…リード、7…ハイブリッドIC基板、10…レーザダイオード、11…システム、12…キャップ、13…リード、14…発光窓、15…嵌合孔、16…接続孔、20、21…取付孔、22…方向識別片、23…ノッチ、25…配線、25a…ランド、25b…接続パッド、25c…接続部、25d…スルーホール、30…台座、31…逃げ、32…ピン、33…ガイド、34…テーブル、35…カシメ治具、36…ポンチ、37…カシメ変形部、40…グランド配線、41…電子部品群。



【図11】
図11



LASER DIODE MODULE

Patent Number: JP10144988
Publication date: 1998-05-29
Inventor(s): NAKAMURA YASUHIRO
Applicant(s): HITACHI LTD;; HITACHI TOBU SEMICONDUCTOR LTD
Requested Patent: JP10144988
Application Number: JP19960293537 19961106
Priority Number(s):
IPC Classification: H01S3/18
EC Classification:
Equivalents:

Abstract

PROBLEM TO BE SOLVED: To reduce the number of parts of a laser diode module and cost.
SOLUTION: A module 1 has a module substrate 2 made of a material with improved thermal conductivity, a laser diode 10 that is fixed to the module substrate 2 so that it can be cooled, and a hybrid IC that is fixed to the module substrate 2 and constitutes a circuit for superposing a high frequency to the laser diode 10. Then, a hybrid IC substrate 7 of the above hybrid IC is mounted, so that it overlaps with the module substrate 2. In this case, at least two pins 32 that are deformed by caulking are provided on the module substrate 2 and at the same time a guide according to, for example, a hole into which the pins 32 are inserted is provided on the hybrid IC substrate 7. The hybrid IC substrate 7 is fixed to the module substrate 7 by the caulking deformation of the pins inserted into the above guide of the hybrid IC substrate.

Data supplied from the esp@cenet database - I2

**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- BLACK BORDERS**
- IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- FADED TEXT OR DRAWING**
- BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- SKEWED/SLANTED IMAGES**
- COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- GRAY SCALE DOCUMENTS**
- LINES OR MARKS ON ORIGINAL DOCUMENT**
- REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- OTHER:** _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.